基于电流控制传送器的连续小波变换实现研究

贺迅宇

(湖南工业大学 冶金校区,湖南 株洲 412000)

摘 要:提出了一种基于电流控制传送器(CCCII)实现电流模式带通滤波器和模拟乘法器电路,电路结构 简单,使用的元器件较少,易于集成;同时还提出了基于电流控制传送器实现连续小波变换的方法,并用 Pspice 仿真证明了其理论可行性。

文章编号:1673-9833(2008)04-0067-05

The Research on Realization of Continuous Wavelet Transform Based on Current Controlled Conveyor

He Xunyu

(Metallurgy Campus, Hunan University of Technology, Zhuzhou Hunan 412000, China)

Abstract: A novel design of current-mode band-pass filter and analog multiplier based on CCCII is presented. They have some advantages such as simple structure, more convenient integration, and minimum components. A way of implementation of continuous wavelet transform based on CCCII is also proposed. Then it proves the theory of feasibility with Pspice simulation method.

Key words : continuous wavelet transform; current controlled conveyor; band-pass filter clusters; analog multiplier

小波分析是一类新型的数学分析工具,具有多分 辨率的特点。它不仅继承和发展了短时 Fourier 变换的 局部化理想,而且克服了短时 Fourier 变换的窗口不随 频变的缺点。目前,小波分析已被广泛应用于信号分 析、语音处理、电子对抗等许多领域,取得了骄人的 成绩^[1]。但用软件方法实现小波分析计算工作量大、 耗时多,因而不宜用于实时信号处理。由于电流控制 传送器(简称 CCCII)在电压模式和电流模式模拟电路 中具有优越性,因此,研究基于电流控制传送器的连 续小波变换是实现实时处理信号的一种新途径。

1 连续小波变换及电路实现

小波变换是信号与小波函数的内积,是对信号满 足一定附加条件的滤波。设函数*f*(*t*)是平方可积的,其 连续小波变换可写成:

$$WT_{f}(a,b) = \frac{1}{\sqrt{a}} \int_{-\pi}^{\infty} f(t) \psi^{*} \left(\frac{t-b}{a} \right) dt = \langle f(t), \psi_{a,b}(t) \rangle,$$
(1)

式中: 平移参数 b 对应小波在时域的位置;

尺度参数 a 变化不仅改变连续小波的频谱结构, 也改变窗口的形状和大小。

由于*t*,*a*,*b*都是连续变量,因此称为连续的小 波变换。连续小波变换的系数具有很大的冗余量,可 以利用其冗余性实现去噪和数据恢复的目的。若采用 的连续小波满足允许条件,则逆变换存在,根据信号 的小波变换系数可精确地恢复原信号。

连续小波变换的模拟电路实现方法大致可分为时 域法和频域法。频域法实现连续小波变换的一般方法 是在频域中直接实现小波变换,构成整个系统的基本 模块是不同带宽的带通滤波器和加法器,设计难点是

收稿日期: 2008-05-26

作者简介:贺迅宇(1975-),男,湖南株洲人,湖南工业大学讲师,硕士,主要从事建筑电气设计,模拟电路诊断方面的研究.

频率特性要与所采用的小波频率一致,需采用特殊的 函数逼近;带通滤波器的带宽和中心频率须精确可 控、可调并能实现恒*Q*。基于此,利用复解调技术简 化带通滤波器组的设计成为频域法的主要途径,如图 1所示。其基本思想是:在对信号滤波之前,将每个 带通滤波器的频谱从各自的中心频率附近搬移到零频 率附近,即用一个与原带通滤波器的频谱特性相似的

低通滤波器代替,待滤波后,将处理后的信号频谱搬 回到各自的原中心频率处,并将各部分求和,完成信 号的重构。这样,设计恒Q带通滤波器组这一复杂问 题可转化为设计相对简单的模拟乘法器等问题^[2]。本 文具体探讨基于CCCII器件设计双二阶滤波器和模拟 乘法器以实现连续小波变换模拟电路。





Fig. 1 Analog wavelet transform circuit with the complex demodulation technique

2 电流控制传送器

电流传送器(简称 CCII)是一种功能较强的电流 模式标准部件,它与传统的电压运算放大器相比具有 动态范围大、线性度好、功耗低、频带宽等特点,但 它也存在2个不足:1)不具有电控性,既不能通过外 接电流控制 *X*端的内部电阻,进而控制 CCC II 的端口; 2)在 CCII 中由于 *X*端的寄生电阻导致 *X*端与 *Y*端的跟 踪电压误差较大。法国学者 Fabre 等在 CCII 改进的基 础上,利用双极性的互导性实现了电流控制传送器电 路。CCCII 电路不仅具有电控性,而且把 *X*端的寄生电 阻纳入到端口特性中,从而减小了电压跟踪误差。这 样的特性使 CCII跟 OTA(Operational Transconduc-tance Amplifier)一样,元件本身能够产生电阻效应,使设计 者在电路设计过程中减少无源元件的使用,简化电路 结构;同时,*X*端寄生电阻受偏压控制的特性,也使 得 CCCII 的应用延伸到电调节领域^[3,4]。

2.1 CCCII 的电流可控特性

在理想情况下,电流控制传送器的实现电路及符 号如图 2、3 所示^[4]。



Fig. 2 Basic circuit of CCCIII



图 3 CCCII 电路符号 Fig. 3 Circuit symbols of CCCII

电流控制传送器端口电流、电压的关系可用以下 矩阵方程表示:

$$\begin{bmatrix} I_{Y} \\ V_{Z} \\ I_{Z} \\ I_{Z} \\ I_{Z} \end{bmatrix} = \begin{bmatrix} 0 & -1 & 0 & 0 \\ 1 & R_{X} & 0 & 0 \\ 0 & 1 & 0 & 0 \\ 0 & -1 & 0 & 0 \end{bmatrix} \begin{bmatrix} V_{T} \\ I_{X} \\ V_{Z} \\ V_{Z} \end{bmatrix},$$
(2)

式中: R_x 为 X 端口的输入电阻,并且 $R_x = V_T / 2I_B$, I_B 为 CCCII 的偏置电流;

 $V_{\rm T}$ 为导热电压,并且为固有参数, $V_{\rm T} \approx 26 \text{ mV}$ (室温)。

式(2)表明:理想 CCCII 的 Y 端口的电流为零, Y 端的输入阻抗为无穷大; X 是电流输入端, X 端电压 跟随 y 端电压,并具有输入电阻 R_x ; Z 端的输出电流 仅取决于 X 端的输入电流, Z 端输出阻抗为无穷大。由 CCCII 可构成多种形式的通信电路,如滤波器、模拟乘 法器、模拟电感^[5]、电压 – 电流转换器等应用模块。由 于 CCCII 的电控性,使得基于 CCC II 的滤波器及振荡 器等电路的参数可通过外接电流或电压进行调节。

2.2 基于 CCCII 双二阶滤波器的设计

一种能实现二阶低通/带通高通滤波器的通用电路如图4所示。



Fig. 4 Filter circuit

该电路由4个 CCCII、2个接地电容组成。当K、K' 闭合时,电路能实现二阶低通/带通滤波功能;当K、K' 断开时,电路能实现二阶高通滤波功能。设 CCCII 的寄生电阻为 R_x ,根据端口特性分析可求出其传递函数为:

$$\vec{x} \cdot \vec{r}_{1} = R_{x_{1}} C_{1}, \quad \tau_{2} = R_{x_{2}} C_{2}, \quad \tau_{3} = R_{x_{3}} C_{3};$$

响应特征参数中心频率
$$\omega_n = \left(\frac{1}{\tau_1 \tau_2}\right)^2$$
;
品质因素 $Q = \left(\frac{\tau_1 \tau_2}{\tau_2}\right)^2$ 。

当*K*, *K*′ 断开时,
$$\frac{I_{n_2}}{I_{n_1}} = \frac{s^2}{s^2 + \frac{\tau_3}{\tau_1 \tau_2} s + \frac{1}{\tau_1 \tau_2}}$$
, (4)

取
$$R_{x_3} = R_{x_2}, C_1 = C_2$$
时有 $\frac{I_{1p}}{I_{in}} = \frac{s^2}{s^2 + \frac{s}{\tau} + \frac{1}{\tau \tau_2}}^{\circ}$ (5)

由式(3)可知, ω_0 和Q可由元件 R_{x_1} , R_{x_2} , C_1 , C_2 的值调节,并且各元件均接地,利于集成。

2.3 基于 CCCII 电流模式模拟乘法器的实现

基于 CCCII 电流模式模拟乘法器实现图如图 5 所示,构造该电路只需 2 个 CCCII 器件。*I*₁,*I*₂为输入电流,*I*₀为输出电流。为扩大输入范围,可先进行输入信号预处理(如设计有源衰减电路)。根据端口特性分析可求出其传递函数:

$$R_{\chi} = \frac{V_{\perp}}{2I_b}, \qquad (6)$$

$$R_{X_1} = \frac{V_{\rm T}}{2(I_{\rm g} + I_{\rm 2})}, \qquad (7)$$

由式(6)、(7)可得:

$$\frac{R_{\chi_2}}{R_{\chi}} = \frac{I_a + I_2}{I_B} = 1 - \frac{I_2}{I_B}, \qquad (8)$$

$$I_{0} = I_{1} \left(\frac{R_{X_{2}}}{R_{X_{1}}} - 1 \right) = I_{1} \left(1 + \frac{I_{2}}{I_{b}} - 1 \right) = \frac{I_{1}I_{2}}{I_{a}} .$$
 (9)

对电路进行管子级 Pspice 仿真模拟分析,输入端 I_2 加振幅为10 μ A、频率为10 kHz 的正弦交流电,输 入端 I_1 加振幅为20 μ A、频率为167 Hz 的三角形交流 电,偏置电流均为13 μ A,电源电压 V_T =2.5 V,取 C_1 = C_2 =133 pF,输出端 I_0 的仿真波形如图6所示,仿真 结果说明电路的设计可行。



图 5 电流模式模拟乘法器实现图

Fig. 5 Realization chart of the current type analog multiplier



图 6 Pspice 仿真输出时域波形 Fig. 6 Pspice simulation output time domain wave

3 连续小波变换的实现研究

由上可知,只要调节 τ_1 , τ_2 值,就可任意调节Q、 ω_0 值。当 $C_1=C_2$ 和 $I_{B1}=I_{B2}$ 时,满足 $\tau_1=\tau_2$,则Q值恒 等于 1,且便于精确控制通道中心频率。

本研究选用 8 通道滤波器组,即选用 8 个恒 Q 带 通滤波器,它们结构相同,中心频率和带宽不一样,外 接电容值可根据需要设计。本文设计用来完成小波变 换重构的 8 通道滤波器组结构如图 7 所示。

在滤波器组采用预加重高通滤波器,对输入信号 进行预加权,以便覆盖整个待研究的信号宽。8 通道 滤波器组需要 12 个二阶带通和 8 个增益放大器。

给定一个标准的传递函数*H(s)*(假设第1个双二阶 传递函数已知),则其它的二阶滤波器的传递函数可 通过下式计算:

 $H_n(s)=H(a^{n-1}s),$

式中: a 为尺度系数;

*n*为二阶滤波器序号,*n*=1,2,…,12。 则第*m*通道的传递函数为:

$$H_{m}(s) = \sum_{l=0}^{2} K_{l} H_{2l+m}(s), \qquad (11)$$

(10)

其中: K_i为增益系数;

m为通道序号, m=1, 2, …, 8, 采用 SGA 实现⁶。



图 7 8 通道并行滤波器组 Fig. 7 Parallel filter clusters for 8 channel

设计通道起始中心频率为 50 kHz,由于采用的尺度是 2 的幂次,因而所采用的频率随着通道数以 2 的 倍数递增。由此可确定其它各通道的中心频率,根据 各通道中心频率及上述公式可计算出接地电容和电流 控制传送器的偏置电流,参考数据如表 1 (表中 $C_1=C_2$, $I_{B1}=I_{B2}$)。

表1 各带通二阶滤波器参考数据

Tab. 1 Reference data of biquad band-pass filters

诵 道	中心频率	接地电容	偏置电流	0值
	f_0/kHz	$C_1 \sim C_2/\mathrm{pF}$	I_{B1} , I_{B2} / μ A	2
1	50	796	3.25	1
2	100	796	6.5	1
3	200	398	6.5	1
4	400	398	13	1
5	800	398	26	1
6	1 600	99.5	13	1
7	3 200	99.5	26	1
8	6 4 0 0	99.5	52	1

对通道电路进行管子级 Pspice 仿真模拟分析,偏置电流均为12.5 μA,电源电压 *V*_T=2.5 V,通道1、通道8 仿真波形如图8、9 所示。

通道 1~8 的 Pspice 仿真波形中心频率与设计的中 心频率吻合较好,说明理论设计的信号处理能力可在 低频(50 kHz以下)或高频(6 400 kHz以上)范围,这 对模拟硬件电路处理的频率而言具有较大的开发潜 力。通道 1~8 波形形状基本一致,符合滤波尺度要求, 保证了所设计电路信号处理不会失真。



图 8 通道 1 Pspice 仿真波形

Fig. 8 Pspice simulation wave of channel 1



图 9 通道 8 Pspice 仿真波形

Fig. 9 Pspice simulation wave of channel 8

4 结语

本文探讨了基于 CCCII 器件用频域法实现连续小

波变换的途径,用Pspice 仿真证实了在一定误差范围 内可用电路模型来逼近实现小波变换。这些电路可以 通过恒 Q 带通滤波器、模拟乘法器电路等基本单元组 合起来实现,进而提出了频域法实现连续小波变换的 一种实现方案。

参考文献:

- [1] 郭彤颖,吴成东,曲道奎,等.小波变换理论应用进展[J]. 信息与控制,2004,33(1):67-70.
- [2] 苏 立,何怡刚,连续小波变换VHSI实现综述[J].电路与 系统学报,2003,8(2):86-91.
- [3] Seguin F, Godara B, Alicalapa F, et al. 2.2 GHz all-n-p-n second-Generation controlled conveyor in pseudoclass AB using 0.8-um BiCMOS technology[J]. IEEE Transactions on circuits and systems-II: Express briefs, 2004, 51(7): 369–373.
- [4] Fabre A, Member S, Saaid O, et al. High frequency applications based on a new current controlled conveyor[J].
 IEEE Transactions on circuits and systems-I: Fundamental theory and applications, 1996, 43(2): 82–91.
- [5] 贺迅宇,谭阳红,韦力强,等. 基于CCC II 的电感及高阶 Butterworth滤波器实现[J]. 机电产品开发与创新,2006, 19(1): 127-128.
- [6] 卢文科,朱长纯. 声表面波式小波变换及重构器件的实现 研究[J]. 电子学报, 2002, 30(8): 1156-1159.

(责任编辑:张亦静)